AUXILIARY BATTERY UNIT AND CHARGE/DISCHARGE CONTROL METHOD

Publication number: JP6217464 Publication date: 1994-08-05

Inventor: MATSUDA KOICHI: OZAWA HIDEKIYO: YANO

HIDETOSHI; OBITSU TOSHIRO; YAMAMOTO TETSUO

Applicant: FUJITSU LTD

Classification:

- International: G06F1/26; H02J7/00; H02J7/02; H02J9/06; G06F1/26; H02J7/00; H02J7/02; H02J9/06; (IPC1-7): H02J7/00:

H02J7/00; H02J7/02; H02J9/06; (IPC1-7): H02J7/00; G06F1/26: H02J7/02

0001 1/20, 110237702

- European: G06F1/26B; H02J7/00C4; H02J7/00D1; H02J7/00D3; H02J7/00E: H02J7/00L: H02J7/00M10B: H02J9/06B

Application number: JP19930003943 19930113 Priority number(s): JP19930003943 19930113 Also published as:

EP0607041 (A2)
US5563493 (A1)
EP0607041 (A3)
EP0607041 (B1)
DE69434815T (T2)

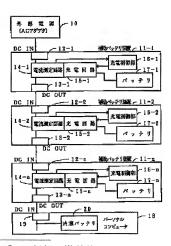
more >>

Report a data error here

Abstract of JP6217464

PURPOSE:To provide an auxiliary battery unit and charge/discharge control method for personal computer or the like which can be driven with a battery in which the personal computer or the like can be driven for a long time without replacing the battery.

without replacing the battery. CONSTITUTION:DC output connector 13 of an auxiliary battery unit 11 is connectible with the DC input connector 12 of other auxiliary battery unit 11 thus allowing connection of a plurality of stages of auxiliary battery unit 11. The auxiliary battery units are fully charged sequentially starting from one 11-1 no n the personal computer 18 side and sequentially feed power to the personal computer 18 starting from one 11-1 on the opposite side to the personal computer 18.



Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-217464

(43)公開日 平成6年(1994)8月5日

(51) Int.Cl.5		識別記号	庁内整理番号	FΙ	F I			1	技術表示箇所		
H 0 2 J	7/00	Н	9060-5G								
G 0 6 F	1/26										
H 0 2 J	7/02	G	9060-5G								
			7165-5B	G06F	1/ 00	3	3 0	F			
			7165-5B			3	3 5	Α			
				審查請求	未請求	請求項の	数3	OL	(全 9	頁)	
(21)出顯番号		特顯平5-3943	(71)出顧人	000005223							
					富士通	株式会社					
(22)出顯日		平成5年(1993)1月13日			神奈川	県川崎市中	原区」	上小田中	中1015番	地	
				(72)発明者	松田 浩一 神奈川県川崎市中原区上小田中1015番地						
					富士通	株式会社内					
				(72)発明者	小澤	秀清					
					神奈川	県川崎市中	原区」	上小田中	中1015番	抽	
						株式会社内					
				(72)発明者	矢野 :	秀俊					
					神奈川県川崎市中原区上小田中1015番地 富士通株式会社内						
				(74)代理人		小笠原		(5\)	2名)		
					71 -Jane	- 2200			という 最終質に	継く	
									~~~~~	-asm /	

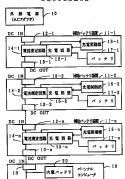
#### (54) 【発明の名称】 補助パッテリ装置および充放電制御方法

#### (57)【要約】

【目的】パッテリ駆動が可能なパーソナルコンピュータ 等の補助パッテリ装置および充放電制御方法に関し、パ ッテリの交換なしにパーソナルコンピュータ等を長時間 駆動できるようにすることを目的とする。

【構成】 植助パッテリ装置11の直流出力コネクタ13化植 の補助パッテリ装置11の直流入力コネクタ12を接続でき るようにし、補助パッテリ装置11を複数段接続可能にす る。充電時にはパーソナルコンピュータ18個の補助パッ テリ装置11-n、…から順次満充電になるように充電を行 い、放電時にはパーソナルコンピュータ18の反対側の補 助パッテリ装置11-1、…から順次パーソナルコンピュー タ18への格電を行うようにする。

## 本発明の緊選裁明器



【特許請求の範囲】

1 【請求項1】 充放電可能な補助パッテリ装置(11)であ

外部電源(10)または他の同じ構造を持つ補助パッテリ装 置のいずれからも直流電流を入力可能とされた電流入力 端子(12)と.

電流を消費する装置(18)または他の同じ構造を持つ補助 バッテリ装置のいずれに対しても充電電流または放電電 流を出力可能とされた電流出力端子(13)とを有し、

充電時または放電時に前記電流出力端子(13)を他の補助 10 パッテリ装置の電流入力端子(12)に接続することにより 複数段接続可能に構成されたことを特徴とする補助パッ テリ装置。

【請求項2】 請求項1記載の補助バッテリ装置におい

充電時に複数段接続された場合に、電流出力側に接続さ れる補助バッテリ装置の満充電を出力電流値によって検 出する回路(14)と、

充電時に電流出力側に接続される他の補助パッテリ装置 の満充電を検出するまで、自パッテリへの充電を抑止 20 し、その満充電を検出してから自バッテリへの充電を開 始する手段(15,16) とを備えたことを特徴とする補助バ ッテリ装置。

【請求項3】 請求項1または請求項2記載の補助パッ テリ装骨(11-1.…)を電流を消費する装骨(18)に複数段 接続するとともに.

充電時には電流を消費する装置(18)側の補助パッテリ装 置(11-n,...) から順次満充電になるように充電を行い。 放電時には電流を消費する装置(18)の反対側の補助パッ の給電を行うことを特徴とする充放電制御方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、バッテリ駆動が可能な パーソナルコンピュータ等の長時間運用を可能とした補 助バッテリ装置および充放電制御方法に関する。

【0002】 持ち運びができるノート型パーソナルコン ピュータ (PC) 等は、主に屋外での使用が増加してい るため、長時間にわたりACアダプタ等がない状態でも 使用できるようにすることが要求されている。

[0003]

【従来の技術】従来、携帯型パーソナルコンピュータの バッテリとしては、パーソナルコンピュータに内蔵のバ ッテリと、外付けの補助パッテリ装置とがあり、外付け の補助パッテリ装置は、1個だけが接続可能であった。 また、補助バッテリ装置に充電する場合、専用充電装置 を用いて充電する必要があり、複数個の補助バッテリを パーソナルコンピュータに接続したまま一度に充電する ことはできなかった。

[0004]

【発明が解決しようとする課題】したがって、従来の補 助パッテリ装置を用いた場合、ACアダプタがない状態 では、パーソナルコンピュータ本体に組み込まれている 内蔵パッテリと、1個分の補助パッテリの容量以上の運 用はできず、長時間の運用が難しいという問題があっ た。また、複数の補助パッテリ装置を用意したとして も、運用中にパッテリの交換が必要になり傾わしいとい う問題があった。

【0005】また、充電の際には個々の補助パッテリ装 置についての充電が必要であり、複数個について充電す る場合には、充電のためのバッテリの交換を何回も行わ なければならないという問題があった。

【0006】本発明は上記問題点の解決を図り、システ ムに応じて必要な駆動時間を実現するとともに、補助バ ッテリ装置への充電を専用充電装置を用いることなく簡 単に行うことができるようにすることを目的としてい る。

[0007]

【課題を解決するための手段】図1は太谿明の原理説明 図である。図1において、10はACアダプタなどの外 部電源、11-1~11-n (以下、単に11と表す。 12~17も同様) は補助パッテリ装置, 12は直流入 カ (DC IN) コネクタ, 13は直流出力 (DC O UT) コネクタ、14は電流測定回路、15は充電回 路、16は電源制御用のマイクロコンピュータ等による 充電制御部, 17はNiCd電池などのパッテリ, 18 はパーソナルコンピュータ、19は直流入力コネクタ、 20はパーソナルコンピュータの内蔵パッテリを表す。 【0008】補助パッテリ装置11の直流入力コネクタ

テリ装置(11-1,···) から順次電流を消費する装置(18)へ 30 1 2 は、外部電源 1 0 または他の補助パッテリ装置 1 1 のいずれからも同じインタフェースで直流電流を入力可 能に構成されている。また、直流出力コネクタ13は、 パーソナルコンピュータ18または他の補助バッテリ装 置11のいずれに対しても同じインタフェースで充電電 流または放電電流を出力可能に構成されている。

> 【0009】 これより、補助バッテリ装置 11-1の直 流入力コネクタ12-1を外部電源10に接続し、直流 出力コネクタ13-1を次の補助パッテリ装置11-2 の直流入力コネクタ12-2に接続し、…、補助パッテ 40 リ装置 11-nの直流出力コネクタ13-nをパーソナ ルコンピュータ18の直流入力コネクタ19に接続しと いうように、充電時または放電時に複数段接続して使用 することができる。

> 【0010】補助パッテリ装置11における電流測定回 路14は、充電時に複数段接続された場合に、電流出力 側に接続される他の補助パッテリ装置 (または内蔵パッ テリ20) の満充電を出力電流値によって検出する回路 である。 充電制御部16は、 充電時に電流測定回路14 が電流出力側に接続される補助バッテリ装置 (または内 50 歳パッテリ20) の満充電を検出するまで、自バッテリ

3 17への充電を抑止し、その満充電を検出すると、充電 回路15により自パッテリ17への充電を開始する。

【0011】図1に示すように、パーソナルコンピュー タ18に複数の補助パッテリ装置11-1~11-nを 多段に接続した場合に、充電時には、最初にパーソナル コンピュータ18の内蔵パッテリ20への充電を行い、 内蔵パッテリ20が満充電になったことを電流測定回路 14-nにより検出すると、充電回路15-nによりバ ッテリ17-nへの充電を行い、順次、パーソナルコン ピュータ18側の補助パッテリ装置から満充電になるよ 10 ており、他の補助パッテリ装置のDCコネクタ25に接 うに充電を行って、最後に補助パッテリ装置11-1の パッテリ17-1への充電を行う。

【0012】一方、パーソナルコンピュータ18の使用 による放電時には、補助パッテリ装置11-1からの給 電,次に補助パッテリ装置11-2からの給電。…、補 助パッテリ装置11-nからの給電というように、パー ソナルコンピュータ18から遠く接続された側からの給 常を行う。

#### [0 0 1 3]

個接続して使用することができるので、補助バッテリ装 置11の接続個数に応じてパーソナルコンピュータ18 を長時間駆動することができる。また、充電の際にも補 助パッテリ装置11を複数個接続した状態で充電できる ので、専用充電装置等を用いることなく簡単に充電する ことができる。

【0014】また、パーソナルコンピュータ18の使用 時には、パーソナルコンピュータ18の反対側の補助パ ッテリ装置11-1から順次給電を行い、充電時には、 - nから順次充電を行うので、補助パッテリ装置のいく つかを取り外すような場合に, 空になった補助バッテリ 装置から簡単に取り外していくことができる。

#### [0 0 1 5]

【実施例】図2は本発明の実施例に係る補助パッテリ使 用説明図である。図2 (A) は補助パッテリ装置11-1, 11-2を携帯型のパーソナルコンピュータ18に 装着した例を示しており、(B) はその接続の様子を示 している。図2において、20はパーソナルコンピュー タ本体のDCコネクタ、21は本体接続ネジ、22は接 40 充電を行う。 続ケーブル、23は電池状態表示などのインジケータ、 24はパッテリスイッチ、25はDCコネクタ、27は 接続ネジを表す。

【0016】図2では、2個の補助パッテリ装置を接続 しているが、同様に3個以上の補助パッテリ装置を接続 して使用することもできる。 充電時には、 補助パッテリ 装置11-1をさらにACアダプタ等の外部電源に接続 して充電する。

【0017】図3は本発明の実施例に係る補助パッテリ 装置の外観図である。特に、図3 (A) は補助パッテリ 50 18が停止してしまうので、次式で表すことができる。

装置11の前面側 (パーソナルコンピュータ側) から見 た図。(B) は上面図。(C) は右側面図。(D) は後 面図である。図中、図2と同符号のものは図2に示すも のに対応し、26は接続ネジ、30はNiCd電池が内 部に複数本収納されているNiCdパック、31は充電 のための回路が搭載されるプリント板を表す。接続ネジ 26と接続ネジ27とが対応するようになっており、多 段に組み合わせることができる。接続ケーブル22は、 補助パッテリ装置11のケースから引き出し可能になっ 続できるようになっている。

【0018】図4は本発明の実施例の回路詳細プロック 図である。図4におけるセンス抵抗40およびオペアン プ41は図1に示す電流測定回路14に相当する。電源 制御マイコン42は、充放電制御を行うマイクロコンピ ュータであって、図1に示す充電制御部16に相当す る。この電源制御マイコン42は、A/D変換回路を内

【0019】オペアンプ43は、バッテリ17等の電圧 【作用】本発明によれば、補助バッテリ装置11を複数 20 を検出する回路である。電池温度検出回路44は、バッ テリ17への充電終了を電池温度によって監視するため の回路である。電池状態表示部45は、LED等により パッテリ17の重圧状態等を表示する回路である。

> 【0020】パーソナルコンピュータ18の内蔵パッテ リ20は、補助パッテリ装置11と同様な回路構成を持 つ。補助バッテリ装置11との大きな違いは、取外しが できないことである。PCシステム部46は、パーソナ ルコンピュータ内の雷流を消費する部分である。

【0021】図5は本発明の実施例による充放電方法説 パーソナルコンピュータ18側の補助パッテリ装置11 30 明図である。図5 (A) は充電時における充電の順番を 示しており、外部電源10が接続されている場合、最初 にパーソナルコンピュータ18本体の内蔵パッテリ20 から充電を始める。内蔵パッテリ20が満充電になる と、次の補助パッテリ装置11-2が自装置内のパッテ リへの充電を開始する。それが満充電になると、外側の 補助パッテリ装置11-1が充電を開始する。

> 【0022】これらの充電では、パーソナルコンピュー タ18が動作中であれば、トリクル充電を行い、パーソ ナルコンピュータ18がスタンパイ状能であれば、急速

【0023】図5 (B) は放電時の動作例を示してい る。パーソナルコンピュータ18に補助パッテリ装置1 1-1, 11-2が接続されている場合, パーソナルコ ンピュータ18への給電は、まず外側の補助バッテリ装 置11-1から行う。補助パッテリ装置11-1が空に なると、補助パッテリ装置11-2を用いて給電する。 最後に内蔵パッテリ20から給電する。

【0024】接続できる補助バッテリ装置の最大個数n は、必要な電源電圧を下回るとパーソナルコンピュータ  $V_{AG} - V_F \times n \geq V_{44}$ 

ここで、VACは外部電源(ACアダプタ)電圧、Vr は 補助バッテリ装置 11内のダイオード (図示省略) 等に よるドロップ電圧、Vaaはパーソナルコンピュータ18 の必要な装置内電源電圧である。

[0025] 例えば、VAC=15V、VF=1V、Ved =9 Vとすると、上記式は、

 $15V-1V\times n \geq 9V$ 

n ≤ 6 (個)

とになる。

[0026] 図4に示す電源制御マイコン42による電 源制御フローチャートを、図6に示す。説明を簡単にす るために、図4に示すように、パーソナルコンピュータ 18に補助パッテリ装置11が接続され、かつ補助パッ テリ装置11に外部電源10 (ACアダプタ) が接続さ れている場合を想定する。

【0027】パーソナルコンピュータ18の直流入力(D C IN) コネクタ19に、ACアダプタまたは補助パッテ リ装置11が接続されている場合には、内蔵バッテリ2 20 充電を1回のセッティングで切り換えなしに行うことが 0は放電させずに、直流入力コネクタ19から電源供給 を受ける。

【0028】パーソナルコンピュータ18本体の稼動時 および急速充電時には、直流出力コネクタ13を介して 大きな電流が流れ出すため、センス抵抗40に大電流が 流れる。これをセンス抵抗40の両端の電位差としてオ ペアンプ41により検出する(図6に示す処理60)。 電源制御マイコン42は、このオペアンプ41の出力を 内蔵のA/D変換回路を介して入力し、パッテリ17へ の充電ができないことを認識して、充電回路15に充電 30 図である。 禁止信号を通知する(処理61)。

【0029】パーソナルコンピュータ18本体がスタン パイ状態で、内蔵パッテリ20が満充電の状態では、直 流入カコネクタ19に対しては微小電流しか流れない。 したがって、センス抵抗40の両端の電位も微小とな り、これをオペアンブ41が検出する。この出力によ り、電源制御マイコン42は、バッテリ17が充電可能 であることを認識し、自パッテリ17が満充重状態でな ければ、充電回路15に充電開始を指示する(処理6 2) .

【0030】 電源制御マイコン42は、充電の終了を、 パッテリ17の電位をオペアンプ43によって監視する ことにより、または電池温度検出回路44によってバッ テリ17の温度を監視することにより、またはタイマ (図示省略) によって充電時間を監視することにより検 出する。充電の終了を検出したならば、充電回路15に 充電停止を指示する(処理63)。

【0031】図4に示す実施例の装置データは、次のよ

うになっている。外部電源10として、1.5V(1. 33A) のACアダプタを用いている。バッテリ17お よび内蔵パッテリ20は、1.2VのNiCd電池を8 Cell用いており、容量は1400mAhである。セ ンス抵抗40は1Ωである。

【0032】急速充電時の充電電流は1,2Aである。 充電時間は1. 2時間である。パーソナルコンピュータ 18本体の稼動時の電流値は、最低0.16A, スタン バイ時の電流値は、1mA以下である。電源制御マイコ となり、補助パッテリ装置は最大6個まで接続できるこ 10 ン42は、A/D変換回路を内蔵する4ビットマイクロ コンピュータで構成される。もちろん、本発明はこれに

[0033]

限らず実施可能である。

【発明の効果】以上説明したように、本発明によれば、 ユーザの選択に応じて、任意個数の補助バッテリ装置を パーソナルコンピュータ等に接続することができるた め、パーソナルコンピュータ等をACアダプタなしの状 態で長時間駆動することができるようになる。また、充 電時には、専用充電装置等を用いることなく、複数個の できる。充電は、各補助パッテリ装置ごとに行っていく ので、ACアダプタ等の供給電力は、バッテリを1つ充 電するために必要な容量だけでよく、大容量のACアダ

### プタを必要としない。 【図面の簡単な説明】

【図1】本発明の原理説明図である。

【図2】本発明の実施例に係る補助パッテリ使用説明図 である。

【図3】本発明の実施例に係る補助バッテリ装置の外観

【図4】本発明の実施例の同路詳細プロック図である。 【図5】本発明の実施例による充放電方法説明図であ

【図6】本発明の実施例による電源制御フローチャート である。

#### 【符号の説明】

1.0 外部電源

11 補助パッテリ装置

12 直流入力コネクタ

40 13 直流出力コネクタ

14 電流測定回路

15 充電回路 16 充質制御部

17 パッテリ

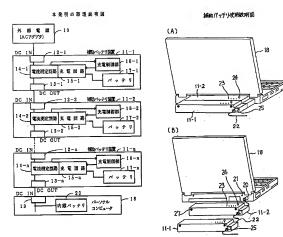
1 8 パーソナルコンピュータ

19 直流入力コネクタ

20 内蔵パッテリ

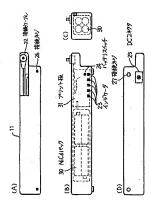
[図1]

【図2】

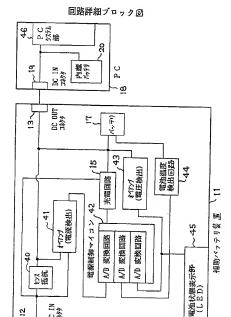


[図3]

補助バッテリ外観図



[図4]



DC IN

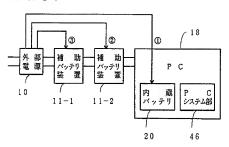
外 調 (AC 74 75)

5

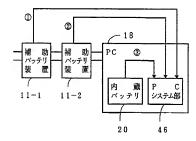
【図5】

# 充 放 電 方 法 説 明 図

### (A) 充電時

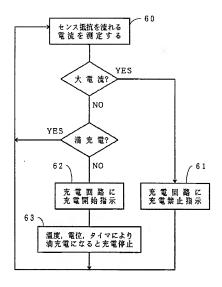


### (B) 放電時



[図6]

### 電源制御フローチャート



#### フロントページの続き

(72)発明者 大▲櫃▼ 敏郎

神奈川県川崎市中原区上小田中1015番地 富士通株式会社内 (72)発明者 山本 哲夫 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内